

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 61-072319

(43)Date of publication of application : 14.04.1986

(51)Int.Cl.

G05F 1/567

(21)Application number : 59-195022

(71)Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing : 18.09.1984

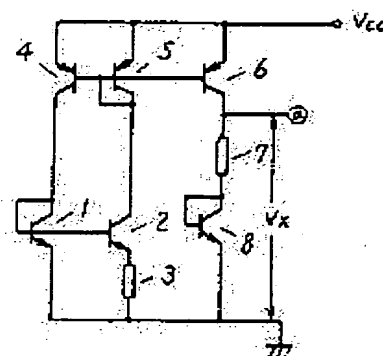
(72)Inventor : OKADA YASUHIRO

(54) GENERATING CIRCUIT OF REFERENCE VOLTAGE

(57)Abstract:

PURPOSE: To obtain a reference voltage generating circuit which has the reduced current consumption and a corrected temperature level without using any special constant current circuit, by having connection with a specific method among three transistors, two resistances and a current mirror circuit respectively.

CONSTITUTION: Transistors TR 1 and 2 have their bases connected in common with each other. The collector and the base of the TR 1 are connected to each other with the emitter grounded. The emitter of the TR 2 is grounded via a resistance 3, and the collector of the TR 2 is connected to current mirror circuits 4W6 which supply the current equal to that flowing to the TR 2 to the TR 1 at one side and to a resistance 7 and a TR 8 at the other side. The TR 8 has its collector and base connected in common to a diode and is cascaded to the resistance 7 to be grounded. Then the emitter area ratio between both TR 1 and TR 2 and the resistance ratio between both resistances 3 and 7 are controlled so that the temperature coefficient of the base-emitter voltage of the TR 8 is corrected by the voltage produced at the resistance 7. Thus the reference voltage V_x is generated at both ends of the resistance 7 and the TR 8 respectively.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision]

of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑫ 公開実用新案公報(U)

昭61-72319

⑮ Int.Cl.⁴

B 21 D 5/08
19/04
F 24 F 13/02

識別記号

庁内整理番号

7454-4E
7717-4E
A-7104-3L

⑯ 公開 昭和61年(1986)5月16日

審査請求 有 (全3頁)

⑰ 考案の名称 充填材注入機構付ダクト組立用受口ハゼのロール成形装置

⑱ 実 願 昭59-155694

⑲ 出 願 昭59(1984)10月17日

⑳ 考 案 者 前 村 猛 川口市西青木2の9の5 株式会社深川製作所内

㉑ 出 願 人 株式会社 深川製作所 川口市西青木2の9の5

㉒ 代 理 人 弁理士 永島 郁二

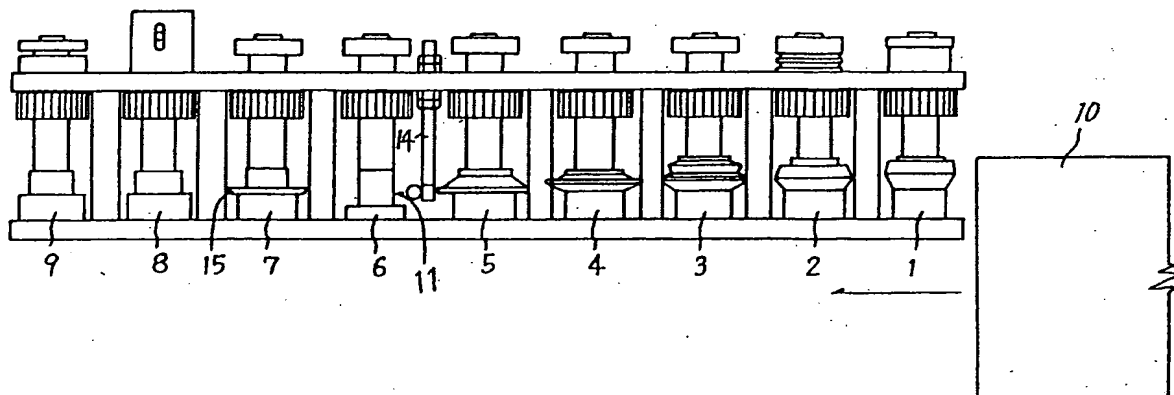
㉓ 実用新案登録請求の範囲

上下一対の成形用回転ロールを複数個並設してなる素板端辺に受口ハゼを成形するようにしたロール成形機において、並列ロール群中の前半のロール群の成形面を成形しつつある受口ハゼの開口部が上向きとなるように形成し、且つ素板端辺をVに折曲する中間回転ロールに次いで該折曲形を保持し開口部上を開放する段拡間隙付きの保形用回転ロールを配設して、該ロール間の段拡間隙内に素板端辺の折曲部内に充填材(シーラー)を注入する供給管を配管し、シーラー充填の折曲部を素板側に鋭角に折曲する押し鐐環付きの傾倒用ロールを配設したことを特徴とする充填材(シーラー)注入機構付きダクト組立用受口ハゼのロール成形装置。

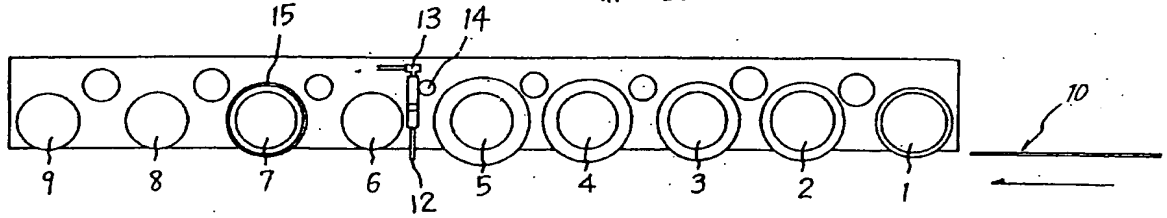
図面の簡単な説明

第1図は平面図、第2図は下側ロールを省略した正面図、第3図は受口ハゼの成形順序別のロールとシーラー充填位置とを示すロール図、第4図はシーラー充填部の拡大図、第5図はシーラー充填の受口ハゼを示す拡大断面図、第6図は挿入部ハゼの挿入止め状態を示す拡大断面図、第7図はダクト組立例を示す部分斜視図、第8図は従来の受口ハゼの成形順序別のロールとシーラー充填箇所とを示す図、第9図は同、シーラーの充填部の拡大図、1-1'乃至9-9'は成形用回転ロール、10は素板端辺、11は段拡間隙、12は注入口、13はシーラー供給管、14は支持部材、15は押し鐐環、Aは受口ハゼ、Bは挿口ハゼ、Cはローラーである。

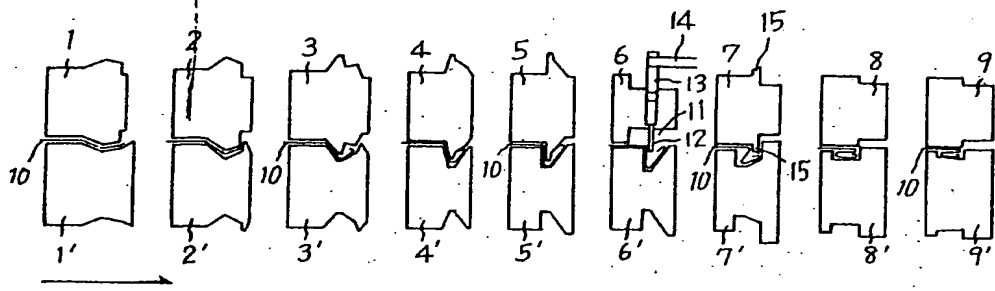
第1図



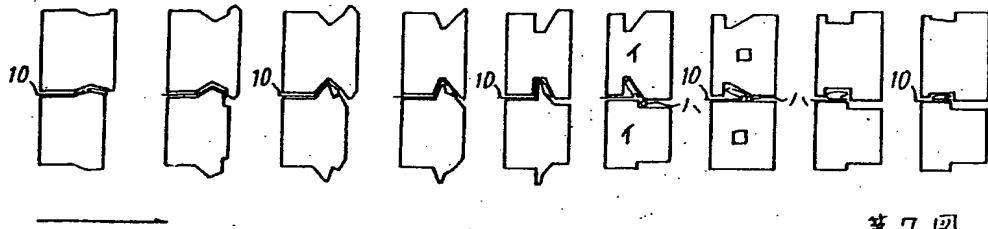
第2図



第3図

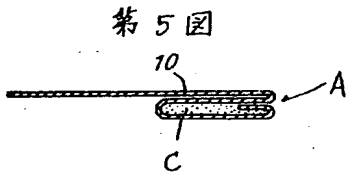


第8図

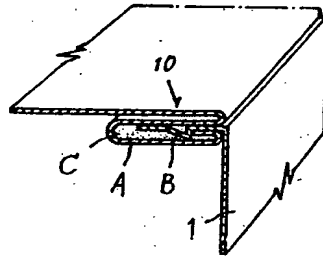


第6図

第7図

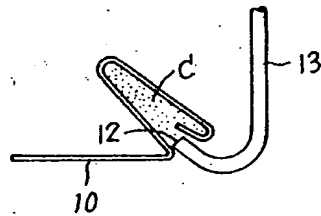
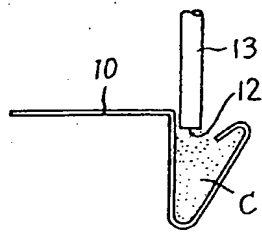
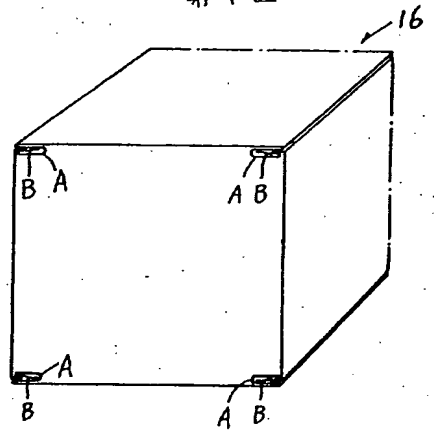


第5図



第4図

第9図



補正 昭60. 1.23

考案の名称を次のように補正する。

㊥考案の名称 充填材注入機構付きダクト組立
用受口ハゼのロール成形装置